|  |  |  |
| --- | --- | --- |
| Nome: Pedro Gabriel Garcia Ribeiro Balestra | | Matrícula: 1551 |
| Curso: GEC | Período: P8 | Matéria: C208 -L5 |

**Revisão Prova**

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | Reg\_Dest | Alu\_op | Alu\_src | Mem\_read | Mem\_write | Mem\_to\_reg | Branch | Jump |
| LB | 1 | 010 | 1 | 1 | 0 | 1 | 0 | 0 |
| Sw | 1 | 010 | 1 | 0 | 1 | 0 | 0 | 0 |

Diagrama

Descrição gerada automaticamente

1. Oque diferencia é o Reg\_dest e Alu\_src, onde Reg\_dest = 0 e Alu\_src = 1 é executado ADDIU, e quando Reg\_dest = 1 e Alu\_src = 0 é executado ADDU
2. Esquerda -> percorre a memória de 4 em 4 posições  
   Direita -> bloco onde é realizado o Branch
3. Para a Sw a Ula também ira realizar a soma do registrador base com o offset
4. Zero é utilizado na instrução Branch
5. F, pois o papel do rw é de escrita   
   F, pois rw contém o endereço e não o dado  
   V
6. Reg\_dest
7. Letra a

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| Reg\_Dest | Alu\_op | Alu\_src | Mem\_read | Mem\_write | Mem\_to\_reg | Branch | Jump |
| 0 | 010 | 0 | 0 | 0 | 0 | 1 | 0 |